

UNIVERSIDAD NACIONAL EXPERIMENTAL DE LA FUERZA ARMADA NACIONAL  
INGENIERÍA ELECTRÓNICA – ARQUITECTURA DEL COMPUTADOR – PERÍODO 2010.1

Semana	Fecha	Teoría		Laboratorio	
1	11.01.2010	Contenido:	Introducción a la asignatura – contenido programático - plan de evaluación	Contenido:	Sin actividad
2	18.01.2010	Contenido:	Arquitecturas de von Neumann y Harvard - máquina de Turing – terminología - introducción a la organización funcional de un computador – unidad lógico aritmética	Contenido:	Clase introductoria – contenido programático
		Evaluación:	Asignación de trabajo escrito 1	Evaluación:	
3	25.01.2010	Contenido:	Organización funcional de un computador – procesador – memoria – puertos – periféricos – estructura física – esquemas de interconexión – esquemas de compatibilidad – ciclo de máquina – secuencia de instrucciones – mecanismos de acceso a la memoria – mecanismos de atención a puertos – interrupciones – acceso directo a memoria	Contenido:	Unidad lógico aritmética (ALU)
				Evaluación:	Pre laboratorio + montaje (10%)
4	01.02.2010	Contenido:	Jerarquía de memoria – memoria principal y secundaria – memoria cache – protección – niveles de privilegio – RAID – ATA – serial ATA – tarjetas madre	Contenido:	Unidad central de procesamiento (CPU)
		Evaluación:	Trabajo escrito 1 (10%) – asignación de trabajo escrito 2	Evaluación:	Pre laboratorio + montaje (20%)
5	08.02.2010	Contenido:	Lenguajes de programación – lenguaje ensamblador – utilidades del sistema operativo – entorno de programación	Contenido:	Elementos de una tarjeta madre
		Evaluación:	Prueba escrita 1 (20%)	Evaluación:	Pre laboratorio + montaje (10%)
6	15.02.2010		Sin actividad por carnavales		
7	22.02.2010	Contenido:	Conjunto de instrucciones – sintaxis – macros - modos de direccionamiento – saltos – operaciones lógicas y aritméticas – manejo de la pila – manejo del sistema básico de entrada y salida – teclado y pantalla	Contenido:	Entorno de programación
		Evaluación:		Pre laboratorio + montaje (10%)	
8	01.03.2010	Contenido:	Operaciones con cadenas de caracteres - procesamiento de datos binarios, ASCII y BCD	Contenido:	Pantalla y teclado
		Evaluación:	Trabajo escrito 2 (15%) – Asignación de trabajo escrito 3	Evaluación:	Pre laboratorio + montaje (10%)
9	08.03.2010	Contenido:	Impresora – ratón – sonido – puertos	Contenido:	Cadenas de caracteres y procesamiento de datos
				Evaluación:	Pre laboratorio + montaje (10%)
10	15.03.2010	Contenido:	Manejo de archivos en disco	Contenido:	Procesamiento de datos
				Evaluación:	Pre laboratorio + montaje (10%)
11	22.03.2010	Evaluación:	Prueba escrita 2 (20%) - Trabajo escrito 3 (15%)	Contenido:	Proyecto final
				Evaluación:	Simulación digital (10%)
<b>SEMANA SANTA</b>					
12	05.04.2010	Actividad:	Retroinformación y entrega de notas	Contenido:	Proyecto final

				Evaluación:	Montaje (10%)
--	--	--	--	-------------	---------------